

Корисна модель належить до області електротехніки і може бути використана для контролю роботоздатності складних електромеханічних об'єктів, зокрема гальмівних кіл частотно-керованих асинхронних електроприводів.

Відомий пристрій для контролю складних об'єктів (Патент України №13108. МПК6 G05B 23/02, Бюл. №3, 2006), що містить три сенсори параметрів, виходи яких з'єднані через перетворювачі сигналів з відповідними інформаційними входами мультиплексора (в подальшому комутатора), вихід якого підключений до входу першого електронного ключа, який своїм виходом з'єднаний зі входами першого, другого, третього і четвертого компараторів, виходи першого та другого компараторів підключені до першого та другого входів першого елемента АБО, відповідно, вихід якого з'єднаний з першим входом третього елемента АБО, виходи третього та четвертого компараторів підключені до першого та другого входів другого елемента АБО, відповідно, вихід якого з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу елемента ЗАБОРОНА (надалі перший елемент ЗАБОРОНА), а вихід з'єднаний з першим входом першого лічильного регістра, вихід якого підключений до другого входу третього елемента АБО, перший вхід четвертого елемента АБО з'єднаний з виходом комутатора, а вихід підключений до входу формувача сигналу, вихід якого з'єднаний з третім входом третього елемента АБО та з першим входом блока індикації, вихід третього елемента АБО підключений до входу першого одновібратора, який своїм виходом з'єднаний з першим входом першого елемента ЗАБОРОНА, управляючим входом блока індикації та другим входом групи елементів І, вихід сенсора напруги живлення підключений до входів блока затримки сигналу (надалі першого блока затримки сигналу), другого елемента НІ, другого одновібратора та першого входу першого елемента І, другий вхід якого з'єднаний з виходом першого елемента НІ, вихід блока затримки сигналу підключений через другий електронний ключ до другого входу третього елемента І, перший вхід якого з'єднаний з виходом генератора імпульсів (надалі першого генератора імпульсів), а вихід підключений до другого входу першого елемента ЗАБОРОНА, вихід якого з'єднаний з першим входом другого лічильного регістра, підключеного своїм виходом до першого входу лічильника імпульсів (надалі першого лічильника імпульсів), другого входу першого лічильного регістра, другого входу четвертого елемента АБО та до входу першого елемента НІ, виходи першого лічильника імпульсів з'єднані з адресними входами комутатора та першими входами групи елементів І, виходи якої підключені до інформаційних входів регістра, вихідна цифрова шина якого з'єднана з вхідною цифровою шиною блока індикації, вхід управління другого електронного ключа підключений до виходу сенсора комутації, вихід другого одновібратора з'єднаний з другими входами другого лічильного регістра, першого лічильника імпульсів та входом регістра, вихід першого елемента НІ підключений до другого входу блока індикації, вихід першого елемента І з'єднаний з управляючим входом першого електронного ключа.

Головним недоліком даного пристрою є обмежені функціональні можливості при обробці вхідних вимірюваних параметрів, які служать діагностичними ознаками, це створює певні обмеження у застосуванні даного пристрою і робить його непридатним для діагностування гальмівних кіл частотно-керованих асинхронних електроприводів.

Найбільш близьким аналогом вибрано пристрій для діагностування гальмівних кіл частотно-керованих асинхронних електроприводів (Патент України №116477. МПК G05B 23/02, 25.05.2017, Бюл. № 10/2017), що містить сенсор струму, вихід якого з'єднаний з другим входом першого компаратора та з першим входом другого компаратора, другий вхід якого підключений до виходу блока максимального значення струму, вихід блока мінімального значення струму з'єднаний з першим входом першого компаратора, вихід якого підключений до першого входу першого елемента ЗАБОРОНА, вихід якого з'єднаний з першими входами першого тригера, вихід якого підключений до першого входу першого елемента І, вихід другого компаратора з'єднаний з першим входом другого елемента ЗАБОРОНА, вихід якого підключений до першого входу другого тригера, вихід якого з'єднаний з другим входом першого елемента І, вихід сенсора напруги підключений до другого входу третього компаратора та до першого входу четвертого компаратора, другий вхід якого з'єднаний з виходом блока максимального значення напруги, вихід блока мінімального значення напруги підключений до першого входу третього компаратора, вихід якого з'єднаний з першим входом третього елемента ЗАБОРОНА, вихід якого підключений до першого входу третього тригера, вихід якого з'єднаний з першим входом другого елемента І, вихід четвертого компаратора підключений до першого входу четвертого елемента ЗАБОРОНА, вихід якого з'єднаний з першим входом четвертого тригера, вихід якого підключений до другого входу другого елемента І, вихід сенсора температури з'єднаний з другим входом п'ятого компаратора та підключений до першого входу шостого компаратора, другий вхід якого з'єднаний з виходом блока максимального значення температури, вихід блока мінімального значення температури підключений до першого входу п'ятого компаратора, вихід якого з'єднаний з першим входом п'ятого елемента ЗАБОРОНА, вихід якого підключений до першого входу п'ятого тригера, вихід якого з'єднаний з першим входом третього елемента І, вихід шостого компаратора підключений до першого входу шостого елемента ЗАБОРОНА, вихід якого з'єднаний з першим входом шостого тригера, вихід якого підключений до другого входу третього

елемента І, виходи першого, другого та третього елементів І з'єднані, відповідно, із першими входами першого, другого та третього елементів ВИКЛЮЧНЕ АБО, вихід четвертого елемента І підключений до першого входу першого лічильника імпульсів та до входу першого формувача імпульсів, вихід блока початку гальмування з'єднаний з другим входом четвертого елемента І та підключений до першого входу першого елемента АБО, другий вхід якого з'єднаний з виходом блока установки нуля, а вихід підключений до других входів першого лічильника імпульсів, першого, другого, третього, четвертого, п'ятого та шостого тригерів, першого, другого, третього, четвертого, п'ятого та шостого елементів ЗАБОРОНА, а також до першого входу другого елемента АБО та до другого входу регістра, вихідна цифрова шина першого лічильника імпульсів з'єднана з вхідною цифровою шиною дешифратора, вихідна цифрова шина якого підключена до вхідної цифрової шини блока зразкових логіко-часових функцій та до другої вхідної цифрової шини регістра, вихід дешифратора з'єднаний з третім входом першого елемента АБО та з входом синхронізації блока індикації, перший, другий та третій виходи блока зразкових логіко-часових функцій підключені, відповідно, до других входів першого, другого та третього елементів ВИКЛЮЧНЕ АБО, виходи яких з'єднані з першим, другим та третім входами комутатора, відповідно, вихід першого формувача імпульсів підключений до першого входу сьомого тригера, вихід якого з'єднаний з першим входом п'ятого елемента І, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом другого лічильника імпульсів та з другим входом шостого елемента І, перший та другий виходи другого лічильника імпульсів підключені, відповідно, до четвертого та п'ятого входів комутатора, вихід якого з'єднаний з першим входом шостого елемента І, третій вихід другого лічильника імпульсів підключений до входу цифрового компаратора та з'єднаний з другим входом другого елемента АБО, вихід якого підключений до других входів сьомого тригера та другого лічильника імпульсів, а також до входу другого формувача імпульсів, вихід якого з'єднаний з другим входом третього лічильника імпульсів, перший вхід якого підключений до виходу шостого елемента І, а вихідна цифрова шина з'єднана з першими вхідними цифровими шинами цифрового компаратора та регістра, перша вихідна цифрова шина якого підключена до другої вхідної цифрової шини цифрового компаратора, вихід якого з'єднаний з першим входом регістра, друга вихідна цифрова шина якого підключена до вхідної цифрової шини блока індикації.

Недоліком даного пристрою є те, що в ньому первинні кола вимірювання струму та напруги з'єднані безпосередньо з вхідними колами пристрою, внаслідок чого потенціал вимірювального сигналу прикладений до функціональних блоків, цим самим створюється можливість передчасного виходу з ладу даного пристрою, що значно зменшує надійність його роботи. Крім того відсутні фільтри завад в колах вимірювання струму та напруги, що знижує надійність роботи пристрою при наявності спотворень форми кривих струму та напруги. Також пристрій не враховує таку діагностичну ознаку як температура гальмівного резистора.

В основу корисної моделі поставлено задачу створення пристрою для діагностування гальмівних кіл частотно-керованих асинхронних електроприводів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість фільтрування форми кривих струму і напруги та гальванічної розв'язки між вимірювальним колом та колом обробки інформації, що дозволяє захистити пристрій від передчасного виходу з ладу і цим самим підвищити надійність його роботи. Також враховано температуру гальмівного резистора як додаткову діагностичну ознаку, що дозволить підвищити точність діагностики.

Поставлена задача вирішується тим, що в пристрій для діагностування гальмівних кіл частотно-керованих асинхронних електроприводів, що містить комутатор, шість компараторів, два елементи АБО, три лічильники імпульсів, регістр, два формувачі імпульсів, блок індикації, два генератори імпульсів, шість елементів І, шість елементів ЗАБОРОНА, сенсор струму, сенсор напруги, сенсор температури, блок мінімального значення струму, блок максимального значення струму, блок мінімального значення напруги, блок максимального значення напруги, блок мінімального значення температури, блок максимального значення температури, сім тригерів, три елементи ВИКЛЮЧНЕ АБО, блок початку гальмування, блок установки нуля, дешифратор, блок зразкових логіко-часових функцій, цифровий компаратор, причому вихід сенсора струму з'єднаний з другим входом першого компаратора та з першим входом другого компаратора, другий вхід якого підключений до виходу блока максимального значення струму, вихід блока мінімального значення струму з'єднаний з першим входом першого компаратора, вихід якого підключений до першого входу першого елемента ЗАБОРОНА, вихід якого з'єднаний з першими входами першого тригера, вихід якого підключений до першого входу першого елемента І, вихід другого компаратора з'єднаний з першим входом другого елемента ЗАБОРОНА, вихід якого підключений до першого входу другого тригера, вихід якого з'єднаний з другим входом першого елемента І, вихід сенсора напруги підключений до другого входу третього компаратора та до першого входу четвертого компаратора, другий вхід якого з'єднаний з виходом блока максимального значення напруги, вихід блока мінімального значення напруги підключений до першого входу третього компаратора, вихід якого з'єднаний з першим входом третього елемента ЗАБОРОНА, вихід якого підключений до першого входу третього тригера, вихід

якого з'єднаний з першим входом другого елемента І, вихід четвертого компаратора підключений до першого входу четвертого елемента ЗАБОРОНА, вихід якого з'єднаний з першим входом четвертого тригера, вихід якого підключений до другого входу другого елемента І, вихід сенсора температури з'єднаний з другим входом п'ятого компаратора та підключений до першого входу шостого компаратора, другий вхід якого з'єднаний з виходом блока максимального значення температури, вихід блока мінімального значення температури підключений до першого входу п'ятого компаратора, вихід якого з'єднаний з першим входом п'ятого елемента ЗАБОРОНА, вихід якого підключений до першого входу п'ятого тригера, вихід якого з'єднаний з першим входом третього елемента І, вихід шостого компаратора підключений до першого входу шостого елемента ЗАБОРОНА, вихід якого з'єднаний з першим входом шостого тригера, вихід якого підключений до другого входу третього елемента І, виходи першого, другого та третього елементів І з'єднані, відповідно, із першими входами першого, другого та третього елементів ВИКЛЮЧНЕ АБО, вихід четвертого елемента І підключений до першого входу першого лічильника імпульсів та до входу першого формувача імпульсів, вихід першого генератора імпульсів з'єднаний з першим входом четвертого елемента І, вихід блока початку гальмування з'єднаний з другим входом четвертого елемента І та підключений до першого входу першого елемента АБО, другий вхід якого з'єднаний з виходом блока установки нуля, а вихід підключений до других входів першого лічильника імпульсів, першого, другого, третього, четвертого, п'ятого та шостого тригерів, першого, другого, третього, четвертого, п'ятого та шостого елементів ЗАБОРОНА, а також до першого входу другого елемента АБО та до другого входу регістра, вихідна цифрова шина першого лічильника імпульсів з'єднана з вхідною цифровою шиною дешифратора, вихідна цифрова шина якого підключена до вхідної цифрової шини блока зразкових логіко-часових функцій та до другої вхідної цифрової шини регістра, вихід дешифратора з'єднаний з третім входом першого елемента АБО та з входом синхронізації блока індикації, перший, другий та третій виходи блока зразкових логіко-часових функцій підключені, відповідно, до других входів першого, другого та третього елементів ВИКЛЮЧНЕ АБО, виходи яких з'єднані з першим, другим та третім входами комутатора, відповідно, вихід першого формувача імпульсів підключений до першого входу сьомого тригера, вихід якого з'єднаний з першим входом п'ятого елемента І, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом другого лічильника імпульсів та з другим входом шостого елемента І, перший та другий виходи другого лічильника імпульсів підключені, відповідно, до четвертого та п'ятого входів комутатора, вихід якого з'єднаний з першим входом шостого елемента І, третій вихід другого лічильника імпульсів підключений до входу цифрового компаратора та з'єднаний з другим входом другого елемента АБО, вихід якого підключений до других входів сьомого тригера та другого лічильника імпульсів, а також до входу другого формувача імпульсів, вихід якого з'єднаний з другим входом третього лічильника імпульсів, перший вхід якого підключений до виходу шостого елемента І, а вихідна цифрова шина з'єднана з першими вхідними цифровими шинами цифрового компаратора та регістра, перша вихідна цифрова шина якого підключена до другої вхідної цифрової шини цифрового компаратора, вихід якого з'єднаний з першим входом регістра, друга вихідна цифрова шина якого підключена до вхідної цифрової шини блока індикації, згідно з корисною моделлю, введено два блоки оптичної розв'язки, фільтр напруги, фільтр струму, сенсор температури резистора, блок мінімального значення температури резистора, блок максимального значення температури резистора, сьомий та восьмий компаратори, сьомий та восьмий елементи ЗАБОРОНА, сьомий та восьмий тригери, сьомий та восьмий елементи І, четвертий елемент ВИКЛЮЧНЕ АБО, причому вхід першого блока оптичної розв'язки з'єднано з виходом сенсора струму, а вихід підключений до входу фільтра струму, вихід фільтра струму з'єднано з другим входом першого компаратора та першим входом другого компаратора, вхід другого блока оптичної розв'язки підключено до виходу сенсора напруги, а вихід підключений до входу фільтра напруги, вихід фільтра напруги з'єднаний з другим входом третього компаратора та першим входом четвертого компаратора, вихід сенсора температури резистора з'єднаний з другим входом сьомого компаратора та підключений до першого входу восьмого компаратора, другий вхід якого з'єднаний з виходом блока максимального значення температури резистора, вихід блока мінімального значення температури резистора підключений до першого входу сьомого компаратора, вихід якого з'єднаний з першим входом сьомого елемента ЗАБОРОНА, вихід якого підключений до першого входу сьомого тригера, вихід якого з'єднаний з першим входом сьомого елемента І, вихід восьмого компаратора підключений до першого входу восьмого елемента ЗАБОРОНА, вихід якого з'єднаний з першим входом восьмого тригера, вихід якого підключений до другого входу сьомого елемента І, вихід сьомого елемента І з'єднано із першим входом четвертого елемента ВИКЛЮЧНЕ АБО, вихід першого елемента АБО підключений до других входів сьомого та восьмого тригерів, сьомого та восьмого елементів ЗАБОРОНА, четвертий вихід блока зразкових логіко-часових функцій підключений до другого входу четвертого елемента ВИКЛЮЧНЕ АБО, вихід якого з'єднано з четвертим входом комутатора, перший та четвертий виходи другого лічильника імпульсів з'єднані з першим та другим входами восьмого елемента І, відповідно, а його вихід підключений до входу цифрового компаратора та з'єднаний з другим входом другого елемента АБО.

Пристрій для діагностування гальмівних кіл частотно-керованих асинхронних електроприводів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1 - сенсор струму; 2 - блок мінімального значення струму; 3 - блок максимального значення струму; 4, 5 перший і другий компаратори, відповідно; 6, 7 - перший і другий елементи ЗАБОРОНА, відповідно; 8, 9 - перший і другий тригери, відповідно; 10 - перший елемент І; 11 - сенсор напруги; 12 - блок мінімального значення напруги; 13 - блок максимального значення напруги; 14, 15 - третій і четвертий компаратори, відповідно; 16, 17 - третій і четвертий елементи ЗАБОРОНА, відповідно; 18, 19 - третій і четвертий тригери, відповідно; 20 - другий елемент І; 21 - сенсор температури; 22 - блок мінімального значення температури; 23 - блок максимального значення температури; 24, 25 - п'ятий і шостий компаратори, відповідно; 26, 27 - п'ятий і шостий елементи ЗАБОРОНА, відповідно; 28, 29 - п'ятий і шостий тригери, відповідно; 30 - третій елемент І; 31, 32, 33 - перший, другий і третій елементи ВИКЛЮЧНЕ АБО, відповідно; 34 - перший генератор імпульсів; 35 - блок початку гальмування; 36 - блок установки нуля; 37 - четвертий елемент І; 38-перший елемент АБО; 39 - перший лічильник імпульсів; 40 - дешифратор; 41 - блок зразкових логіко-часових функцій; 42 - перший формувач імпульсів; 43 - сьомий тригер; 44 - другий генератор імпульсів; 45 - п'ятий елемент І; 46 - другий елемент АБО; 47 - другий лічильник імпульсів; 48 - комутатор; 49 - шостий елемент І; 50 - другий формувач імпульсів; 51 - третій лічильник імпульсів; 52 - цифровий компаратор; 53 - регістр; 54 - блок індикації; 55 - перший блок оптичної розв'язки; 56 - фільтр струму; 57 - другий блок оптичної розв'язки; 58- фільтр напруги; 59 - сенсор температури резистора; 60 - блок мінімального значення температури резистора; 61 блок максимального значення температури резистора; 62, 63 - сьомий і восьмий компаратори, відповідно; 64, 65 - сьомий і восьмий елементи ЗАБОРОНА, відповідно; 66, 67 - сьомий і восьмий тригери, відповідно; 68 - сьомий елемент І; 69 - четвертий елемент ВИКЛЮЧНЕ АБО; 70 - восьмий елемент І, причому вихід першого генератора імпульсів 34 підключений до першого входу четвертого елемента І 37, вихід сенсора струму 1 з'єднаний з входом першого блока оптичної розв'язки 55, вихід якого підключений до входу фільтра струму 56, вихід фільтра струму 56 з'єднано з другим входом першого компаратора 4 та з першим входом другого компаратора 5, другий вхід якого підключений до виходу блока максимального значення струму 3, вихід блока мінімального значення струму 2 з'єднаний з першим входом першого компаратора 4, вихід якого підключений до першого входу першого елемента ЗАБОРОНА 6, вихід якого з'єднаний з першими входом першого тригера 8, вихід якого підключений до першого входу першого елемента 110, вихід другого компаратора 5 з'єднаний з першим входом другого елемента ЗАБОРОНА 7, вихід якого підключений до першого входу другого тригера 9, вихід якого з'єднаний з другим входом першого елемента 110, вихід сенсора напруги 11 підключений до входу другого блока оптичної розв'язки 57, вихід якого підключений до входу фільтра напруги 58, вихід фільтра напруги 58 під'єднано до другого входу третього компаратора 14 та до першого входу четвертого компаратора 15, другий вхід якого з'єднаний з виходом блока максимального значення напруги 13, вихід блока мінімального значення напруги 12 підключений до першого входу третього компаратора 14, вихід якого з'єднаний з першим входом третього елемента ЗАБОРОНА 16, вихід якого підключений до першого входу третього тригера 18, вихід якого з'єднаний з першим входом другого елемента І 20, вихід четвертого компаратора 15 підключений до першого входу четвертого елемента ЗАБОРОНА 17, вихід якого з'єднаний з першим входом четвертого тригера 19, вихід якого підключений до другого входу другого елемента І 20, вихід сенсора температури 21 з'єднаний з другими входами п'ятого компаратора 24 та підключений до першого входу шостого компаратора 25, другий вхід якого з'єднаний з виходом блока максимального значення температури 23, вихід блока мінімального значення температури 22 підключений до першого входу п'ятого компаратора 24, вихід якого з'єднаний з першим входом п'ятого елемента ЗАБОРОНА 26, вихід якого підключений до першого входу п'ятого тригера 28, вихід якого з'єднаний з першим входом третього елемента І 30, вихід шостого компаратора 25 підключений до першого входу шостого елемента ЗАБОРОНА 27, вихід якого з'єднаний з першим входом шостого тригера 29, вихід якого підключений до другого входу третього елемента І 30, вихід сенсора температури резистора 59 з'єднаний з другим входом сьомого компаратора 62 та підключений до першого входу восьмого компаратора 63, другий вхід якого з'єднаний з виходом блока максимального значення температури резистора 61, вихід блока мінімального значення температури резистора 60 підключений до першого входу сьомого компаратора 62, вихід якого з'єднаний з першим входом сьомого елемента ЗАБОРОНА 64, вихід якого підключений до першого входу сьомого тригера 66, вихід якого з'єднаний з першим входом сьомого елемента І 68, вихід восьмого компаратора 63 підключений до першого входу восьмого елемента ЗАБОРОНА 65, вихід якого з'єднаний з першим входом восьмого тригера 67, вихід якого підключений до другого входу сьомого елемента І 68, виходи першого 10, другого 20, третього 30 та сьомого 68 елементів І з'єднані, відповідно, із першими входами першого 31, другого 32, третього 33 та четвертого 69 елементів ВИКЛЮЧНЕ АБО, вихід четвертого елемента І 37 підключений до першого входу першого лічильника імпульсів 39 та підключений до входу першого формувача імпульсів 42, вихід блока початку гальмування 35 з'єднаний з другим входом четвертого елемента І 37 та

під'єднаний до першого інверсного входу першого елемента АБО 38, другий вхід якого з'єднаний з виходом блока установки нуля 36, а вихід підключений до других входів першого лічильника імпульсів 39, першого 8, другого 9, третього 18, четвертого 19, п'ятого 28, шостого 29, сьомого 66 та восьмого 67 тригерів, першого 6, другого 7, третього 16, четвертого 17, п'ятого 26, шостого 27, сьомого 64 та восьмого 65 елементів ЗАБОРОНА, а також до першого входу другого елемента АБО 46 та до другого входу регістра 53, вихідна цифрова шина першого лічильника імпульсів 39 з'єднана з вхідною цифровою шиною дешифратора 40, вихідна цифрова шина якого підключена до вхідної цифрової шини блока зразкових логіко-часових функцій 41 та до другої вхідної цифрової шини регістра 53, вихід дешифратора 40 з'єднаний з третім входом першого елемента АБО 38 та з входом синхронізації блока індикації 54, перший, другий, третій та четвертий виходи блока зразкових логіко-часових функцій 41 підключені, відповідно, до других входів першого 31, другого 32, третього 33 та четвертого 69 елементів ВИКЛЮЧНЕ АБО, виходи яких з'єднані з першим, другим, третім та четвертим входом комутатора 48, відповідно, вихід першого формувача імпульсів 42 підключений до першого входу сьомого тригера 43, вихід якого з'єднаний з першим входом п'ятого елемента І 45, другий вхід якого підключений до виходу другого генератора імпульсів 44, а вихід з'єднаний з першим входом другого лічильника імпульсів 47 та з другим входом шостого елемента І 49, перший, другий та третій виходи другого лічильника імпульсів 47 підключені, відповідно, до четвертого, п'ятого та шостого входів комутатора 48, вихід якого з'єднаний з першим входом шостого елемента І 49, перший та четвертий виходи другого лічильника імпульсів 47 з'єднані з першим та другим входами восьмого елемента І 70, відповідно, а його вихід підключений до входу цифрового компаратора 52 та з'єднаний з другим входом другого елемента АБО 46, вихід якого підключений до других входів сьомого тригера 43 та другого лічильника імпульсів 47, а також до входу другого формувача імпульсів 50, вихід якого з'єднаний з другим входом третього лічильника імпульсів 51, перший вхід якого підключений до виходу шостого елемента І 49, а вихідна цифрова шина з'єднана з першими вхідними цифровими шинами цифрового компаратора 52 та регістра 53, перша вихідна цифрова шина якого підключена до другої вхідної цифрової шини цифрового компаратора 52, вихід якого з'єднаний з першим входом регістра 53, друга вихідна цифрова шина якого підключена до вхідної цифрової шини блока індикації 54.

Запропонований пристрій працює наступним чином.

При подачі напруги живлення на схему блока установки нуля 36 коротким імпульсом через перший елемент АБО 38 встановлює у нульовий стан перший 8, другий 9, третій 18, четвертий 19, п'ятий 28, шостий 29 тригери та перший лічильник імпульсів 39, через другий елемент АБО 46, другий лічильник імпульсів 47, сьомий тригер 43, та через другий формувач імпульсів 50, третій лічильник імпульсів 51. Також імпульс з виходу блока установки нуля 36 через перший елемент АБО 38 очищує вміст регістра 53. При цьому перший 34 і другий 44 генератори імпульсів починають виробляти послідовності імпульсів.

Для з'ясування технічного стану гальмівного кола частотно-керованого асинхронного електропривода проводиться операція додавання за модулем два логіко-часової функції поточного стану гальмівного кола, який характеризується вихідними сигналами першого 10, другого 20, третього 30, сьомого 68 елементів І, та логіко-часової функції на виходах блока зразкових логіко-часових функцій 41, яка характеризує один із зразкових станів. Із отриманих, в результаті операції додавання за модулем два, логіко-часових функцій як діагностичного висновку вибирається та, яка має найменший відрізок існування.

При роботі гальмівного кола частотно-керованого асинхронного електропривода, на виході сенсора струму 1 з'являється напруга, пропорційна струму, що через нього протікає, яка надходить на другий вхід першого компаратора 4 та на перший вхід другого компаратора 5 через перший блок оптичної розв'язки 55, та фільтр струму 56. Сигнал напруги з виходу блока мінімального значення струму 2 надходить на перший вхід першого компаратора 4, а на другий вхід другого компаратора 5 надходить сигнал із виходу блока максимального значення струму 3. Перший 4 і другий 5 компаратори проводять порівняння вхідних напруг, в результаті чого на їх виходах з'являються відповідні сигнали. Якщо напруга з виходу сенсора струму 1 більша за напругу з виходу блока мінімального значення струму 2, то на виході першого компаратора 4 з'являється сигнал логічної одиниці, інакше - сигнал логічного нуля. Якщо напруга з виходу сенсора струму 1 менша за напругу з виходу блока максимального значення струму 3, то на виході другого компаратора 5 також з'являється сигнал логічної одиниці.

Сигнали логічної одиниці з виходів першого 4 і другого 5 компараторів надходять, відповідно, на перші входи першого 6 та другого 7 елементів ЗАБОРОНА, на другі інверсні входи яких із виходу першого елемента АБО 38 надходить сигнал логічного нуля. В результаті, на їх виходах з'являється сигнали логічної одиниці, які надходять, відповідно, на перші входи першого 8 та другого 9 тригерів, що призводить до встановлення на їх виходах сигналів логічної одиниці. Сигнали логічної одиниці з виходів першого 8 та другого 9 тригерів надходять, відповідно, на перший і другий входи першого елемента І 10. При цьому на виході останнього з'являється сигнал логічної одиниці. Таким чином

блоки 2-10 здійснюють перевірку вихідного сигналу сенсора струму 1 на його належність до діапазону допустимих значень. Припустимо, що струм, який протікає через сенсор струму 1, є таким, що знаходиться в діапазоні допустимих значень, внаслідок чого на виході першого елемента І 10 з'являється сигнал логічної одиниці.

На виході сенсора напруги 11 з'являється напруга, пропорційна напрузі, прикладеної до нього, вимірювальний сигнал напруги надходить через другий блок оптичної розв'язки 57, та фільтр напруги 58, забезпечуючи оптичну гальванічну розв'язку та згладжування кривої напруги. Перевірка належності цієї напруги до діапазону допустимих значень здійснюється блоками 12-20. Верхня і нижня межі допустимого діапазону задаються блоком максимального значення напруги 13 і блоком мінімального значення напруги 12, відповідно. У випадку потрапляння вимірюваної напруги у допустимий діапазон, на виході другого елемента І 20 з'являється сигнал логічної одиниці. Нехай напруга на виході сенсора напруги 11 така, що на виході другого елемента І 20 з'являється сигнал логічного нуля.

На виході сенсора температури 21 з'являється напруга, пропорційна вимірювальній температурі IGBT модуля. Належність цієї напруги до діапазону допустимих значень здійснюється блоками 22-30. Нижня та верхня межі допустимого діапазону задаються блоком мінімального значення температури 22 та блоком максимального значення температури 23, відповідно. У випадку потрапляння вимірюваної температури в допустимий діапазон на виході третього елемента І 30 з'являється сигнал логічної одиниці. Припустимо, що напруга на виході сенсора температури 21 така, що на виході третього елемента І 30 з'являється сигнал логічної одиниці.

На виході сенсора температури резистора 59 з'являється напруга, пропорційна вимірювальній температурі резистора. Належність цієї напруги до діапазону допустимих значень здійснюється блоками 60-68. Нижня та верхня межі допустимого діапазону задаються блоком мінімального значення температури резистора 60 та блоком максимального значення температури 61, відповідно. У випадку потрапляння вимірюваної температури в допустимий діапазон на виході сьомого елемента І 68 з'являється сигнал логічної одиниці. Припустимо, що напруга на виході сенсора температури резистора 59 така, що на виході сьомого елемента І 68 з'являється сигнал логічного нуля.

У випадку, якщо розпочалося динамічне гальмування, то на виході блока початку гальмування 35 з'являється сигнал логічної одиниці, який надходить на другий вхід четвертого елемента І 37 і відкриває його. При цьому послідовність імпульсів з виходу першого генератора імпульсів 34 через відкритий четвертий елемент І 37 надходить на перший вхід першого лічильника імпульсів 39 та на вхід першого формувача імпульсів 42. Перший лічильник імпульсів 39 починає відраховувати імпульси, що призводить до зміни його вихідного цифрового коду. Вихідний код з виходу першого лічильника імпульсів 39 надходить на вхідну цифрову шину дешифратора 40, на виході якого з'являється позиційний код, який надходить на вхід блока зразкових логіко-часових функцій 41, в результаті чого на виходах останнього формується сигнали зразкового стану.

Після проходження з виходу першого генератора імпульсів 34 першого імпульсу на вхід першого лічильника імпульсів 39, то його вихідний цифровий код збільшується на одиницю. При цьому на виході дешифратора 40 вихідний позиційний код також зростає на одиницю. В результаті надходження даного коду на вхідну цифрову шину блока зразкових логіко-часових функцій 41 на його виходах з'являються сигнали першого зразкового стану. Припустимо, що на першому, другому та четвертому виходах блока зразкових логіко-часових функцій 41 присутні сигнали логічного нуля, а на третьому виході присутній сигнал логічної одиниці. Сигнал логічного нуля з першого виходу блока зразкових логіко-часових функцій 41 надходить на другий вхід першого елемента ВИКЛЮЧНЕ АБО 31 (на першому вході присутній сигнал логічної одиниці з виходу першого елемента І 10), що призводить до появи на його виході сигналу логічної одиниці. Сигнал логічного нуля з другого виходу блока зразкових логіко-часових функцій 41 надходить на другий вхід другого елемента ВИКЛЮЧНЕ АБО 32 (на першому вході присутній сигнал логічного нуля з виходу другого елемента І 20), що призводить до появи на його виході сигналу логічного нуля. Сигнал логічної одиниці з третього виходу блока зразкових логіко-часових функцій 41 надходить на другий вхід третього елемента ВИКЛЮЧНЕ АБО 33 (на першому вході присутній сигнал логічної одиниці з виходу третього елемента І 30), що призводить до появи на його виході сигналу логічного нуля. Сигнал логічного нуля з четвертого виходу блока зразкових логіко-часових функцій 41 надходить на другий вхід четвертого елемента ВИКЛЮЧНЕ АБО 69 (на першому вході присутній сигнал логічного нуля з виходу сьомого елемента І 68), що призводить до появи на його виході сигналу логічного нуля. Вихідні сигнали першого 31, другого 32, третього 33 та четвертого 69 елементів ВИКЛЮЧНЕ АБО надходять, відповідно, на перший, другий, третій та четвертий входи комутатора 48.

Одночасно при надходженні першого імпульсу на вхід першого формувача імпульсів 42, із деякою затримкою часу на його виході з'являється короткий імпульс, який надходить на перший вхід сьомого тригера 43 і встановлює на його виході сигнал логічної одиниці. Цей сигнал надходить на перший вхід п'ятого елемента І 45 та відкриває його. При цьому послідовність імпульсів з виходу другого генератора імпульсів 44 через відкритий п'ятий елемент І 45 починає надходити на перший вхід

другого лічильника імпульсів 47 та на другий вхід шостого елемента І 49. При надходженні першого імпульсу з виходу другого генератора імпульсів 44 на перший вхід другого лічильника імпульсів 47 на його першому виході з'являється сигнал логічної одиниці. Цей сигнал надходить на четвертий вхід комутатора 48, при цьому перший вхід комутатора 48 з'єднується з його виходом. Перший імпульс з виходу другого генератора імпульсів 44 надходить на другий вхід шостого елемента І 49 і відкриває його. В результаті сигнал логічної одиниці з виходу першого елемента ВИКЛЮЧНЕ АБО 31 через комутатор 48 та через відкритий шостий елемент І 49 надходить на перший вхід третього лічильника імпульсів 51 і збільшує його вихідний код на одиницю. При проходженні другого імпульсу з виходу другого генератора імпульсів 44 на перший вхід другого лічильника імпульсів 47 та на другий вхід шостого елемента І 49, останній відкривається, а на другому виході другого лічильника імпульсів 47 з'являється сигнал логічної одиниці, який надходить на п'ятий вхід комутатора 48. В результаті чого другий вхід комутатора 48 підключається до його виходу. Оскільки на виході другого елемента ВИКЛЮЧНЕ АБО 32 присутній сигнал логічного нуля, то вміст третього лічильника імпульсів 51 не змінюється. При проходженні третього імпульсу з виходу другого генератора імпульсів 44 на перший вхід другого лічильника імпульсів 47, та на другий вхід шостого елемента І 49, останній знову відкривається, а на першому та на другому виходах другого лічильника імпульсів 47 з'являються сигнали логічної одиниці. Ці сигнали надходять на четвертий та п'ятий входи комутатора 48, в результаті чого його третій вхід підключається до виходу останнього. Оскільки на виході третього елемента ВИКЛЮЧНЕ АБО 33 присутній сигнал логічного нуля, то вміст третього лічильника імпульсів 51 не змінюється.

При проходженні четвертого імпульсу з виходу другого генератора імпульсів 44 на перший вхід другого лічильника імпульсів 47, та на другий вхід шостого елемента І 49, останній знову відкривається, а на третьому виході другого лічильника імпульсів 47 з'являється сигнал логічної одиниці. Цей сигнал надходить на шостий вхід комутатора 48, в результаті чого його четвертий вхід підключається до виходу останнього. Оскільки на виході четвертого елемента ВИКЛЮЧНЕ АБО 69 присутній сигнал логічного нуля, то вміст третього лічильника імпульсів 51 не змінюється.

При проходженні п'ятого імпульсу з виходу другого генератора імпульсів 44 на перший вхід другого лічильника імпульсів 47, на його першому та четвертому виходах з'являються сигнали логічної одиниці, які відкривають восьмий елемент 170, сигнал логічної одиниці, з виходу якого надходить на другий вхід другого елемента АБО 46 та на вхід синхронізації цифрового компаратора 52, який дозволяє здійснити порівняння цифрових кодів на його виходах.

Цифровий код з вихідної шини третього лічильника імпульсів 51 надходить на першу вхідну цифрову шину цифрового компаратора 52 та на першу вхідну цифрову шину регістра 53. На другу вхідну цифрову шину цифрового компаратора 52 надходить цифровий код з першої вихідної цифрової шини регістра 53. Причому варто зазначити, що в початковому стані на першій вихідній цифровій шині регістра 53 встановлюється максимальний цифровий код. В результаті порівняння цифрових кодів на першій та другій вхідних цифрових шинах цифрового компаратора 52 на його виході з'являється сигнал логічної одиниці, який надходить на вхід синхронізації регістра 53. В результаті чого цифровий код з першої цифрової шини регістра 53 записується у першу комірку пам'яті, а цифровий код, який надходить на другу вхідну цифрову шину з вихідної цифрової шини дешифратора 40, записується у другу комірку пам'яті. У випадку, якщо на першій вхідній цифровій шині цифрового компаратора 52 з'явиться цифровий код, який буде більший, ніж на другій вхідній цифровій шині, то на виході цифрового компаратора 52 з'явиться сигнал логічного нуля, в результаті чого перезапис в регістр 53 не відбудеться.

При надходженні другого імпульсу з виходу першого генератора імпульсів 34 на перший вхід першого лічильника імпульсів 39, його вихідний цифровий код збільшується на одиницю, в результаті чого вихідний цифровий код дешифратора 40 також збільшується на одиницю. При цьому на виходах блока зразкових логіко-часових функцій 41 формуються сигнали іншого зразкового стану. Порівняння сигналів зразкового стану та сигналів від сенсорів здійснюється аналогічно описаній вище послідовності. Визначення відрізка існування логіко-часової функції та визначення логіко-часової функції, що має найменший відрізок існування, здійснюється відповідно описаному алгоритму.

Слід зауважити, що кількість ітерацій визначається кількістю зразкових станів у блоці зразкових логіко-часових функцій.

При надходженні останнього імпульсу з першого генератора імпульсів 34 на перший вхід першого лічильника імпульсів 39, на його виході цифровий код зростає на одиницю. При цьому на виході дешифратора 40 з'являється сигнал логічної одиниці, який надходить на вхід синхронізації блока індикації 54. Одночасно цифровий код з другої вихідної цифрової шини регістра 53 надходить на вхідну цифрову шину блока індикації 54 в результаті чого на ньому відбувається виведення інформації про стан гальмівного кола. Також імпульс з виходу дешифратора 40 через перший елемент АБО 38 встановлює у нульовий стан перший 8, другий 9, третій 18, четвертий 19, п'ятий 28, шостий 29 тригери та перший лічильник імпульсів 39, та через другий елемент АБО 46 другий лічильник імпульсів 47, сьомий тригер 43, через другий формувач імпульсів 50, третій лічильник імпульсів 51, очищує вміст

регістра 53.

У випадку, якщо гальмування припинилося, то на виході блока початку гальмування 35 встановлюється сигнал логічного нуля, який надходить на перший інверсний вхід першого елемента АБО 38, при цьому на його виході з'являється сигнал логічної одиниці, який встановлює всю схему у початковий стан.

Кількість сенсорів залежно від складності контролюваного об'єкта може змінюватись.

Розрядність блока зразкових логіко-часових функцій 41, третього лічильника імпульсів 51, а також комутатора 48 залежить від кількості сенсорів діагностичних параметрів.

Розрядність другого лічильника імпульсів 47 залежить від кількості вхідних каналів комутатора 48.

Кількість розрядів першого лічильника імпульсів 39, дешифратора 40, регістра 53 залежить від кількості зразкових логіко-часових функцій, записаних в блоці зразкових логіко-часових функцій 41.

Час затримки сигналу першого формувача імпульсів 42 вибирається таким, щоб він міг перекрити час між моментом появи імпульсу з виходу першого генератора імпульсів 34 до моменту появи сигналів на входах комутатора 48.

Час затримки сигналу другого формувача імпульсів 50 вибирається таким, щоб він був достатнім для обробки інформації з вихідної шини третього лічильника імпульсів 51 перед його обнуленням.

Тактова частота першого генератора імпульсів 34 вибирається за умови забезпечення максимальної швидкодії та коректності роботи.

Тактова частота другого генератора імпульсів 44 пристрою вибирається таким чином, щоб за період першого генератора імпульсів 34, враховуючи час затримки сигналу першого формувача імпульсів 42, здійснилося почергове підключення усіх каналів комутатора 48 до його виходу, сформувався цифровий код на виході третього лічильника імпульсів 51, та здійснилася подальша його обробка.

