

Співпроцесор для обчислення функції різниці гаусіанів містить вхідний блок пам'яті, вхід якого є входом співпроцесора, перший блок фільтрації, вхід якого підключений до виходу вхідного блока пам'яті, проміжний блок пам'яті, вхід якого підключений до виходу першого блока фільтрації, другий блок фільтрації, вхід якого підключений до виходу проміжного блока пам'яті, блок пам'яті результатів, вихід якого є виходом співпроцесора. Вихід другого блока фільтрації підключений до входу блока пам'яті результатів. Кожен з блоків фільтрації виконаний як послідовно з'єднані перший смуговий фільтр, вхід якого є входом блока фільтрації, блок буферної пам'яті та другий смуговий фільтр, вихід якого є виходом блока фільтрації.