

Пристрій для контролю помилок даних, що представлені у системі залишкових класів (СЗК), що містить вхідний регістр та елемент АБО, вихід якого є виходом пристрою, при цьому вхід пристрою підключено до входу вхідного регістру, що складається з n підрегістрів, де n - кількість основ m_i СЗК, який **відрізняється** тим, що в пристрій введено інвертор вмісту першого підрегістру за найменшою m_1 основою СЗК вхідного регістру та групу з $n-1$ суматорів вигляду $(a_1 + \overline{a_2}) \bmod m_{ij}$, $i = \overline{2, n}$, до перших входів яких підключено виходи відповідних підрегістрів, перший вхід інвертора підключено до виходу першого підрегістру, другий вхід інвертора підключено до шини подачі значення першої m_1 основи СЗК, вихід інвертора підключено до других входів суматорів групи, виходи яких, через елемент АБО, підключено до виходу пристрою.