

Пристрій для тепловізійного діагностування обмоток ротора гідрогенератора містить об'єктив, п дзеркал, закріплених на оптичній ліннійці таким чином, що їх площини утворюють кут 45° з головною оптичною віссю, п лінз, що встановлені на одній оптичній осі з дзеркалами. Лінійка п інфрачервоних датчиків, дільник частоти, буферний регістр, комутатор, аналого-цифровий перетворювач, інтерфейсний блок, два генератори імпульсів, два керовані підсилювачі, відеоконтрольний блок, два лічильники, генератор напруги, що змінюється ступінчасто. Блок пам'яті, датчик положення, блок задання положення, блок задання швидкості, розподільювач тактів, два регістри, два цифрові компаратори, цифровий суматор, два тригери, два елементи І, блок запуску, буфер даних та цифро-аналоговий перетворювач. Вихід дільника частоти підключений до входів буферного регістра, першого лічильника та до першого входу відеоконтрольного блока, другий та третій входи якого з'єднані з виходами першого та другого керованих підсилювачів, перші входи яких підключені до виходу генератора напруги, що змінюється ступінчасто. Другі входи з'єднані, відповідно, з першим та другим виходами блока пам'яті, вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника, перший вхід аналого-цифрового перетворювача з'єднаний з виходом комутатора, вхідна цифрова шина якого підключена до вихідної цифрової шини буферного регістра. Вхідна цифрова шина якого з'єднана з виходами лінійки п окремих інфрачервоних датчиків, вихідна цифрова шина блока задання положення підключена до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого разом з вхідними цифровими шинами першого та другого регістрів з'єднані з вихідною цифровою шиною датчика положення, вихід першого цифрового компаратора підключений до першого входу першого елемента І. Другий вхід якого з'єднаний з першим виходом другого тригера, а вихід підключений до першого входу першого тригера, другий вхід якого з'єднаний з другим виходом другого тригера, перший вхід якого підключений до виходу другого цифрового компаратора. Друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання швидкості, а перша вхідна цифрова шина підключена до вихідної цифрової шини цифрового суматора, перша і друга вхідні цифрові шини якого з'єднані, відповідно, з вихідними цифровими шинами першого та другого регістрів. Входи яких підключені, відповідно, до першого та другого виходів розподільювача тактів, третій вихід якого з'єднаний з другим виходом другого тригера, вихід другого генератора імпульсів підключений до входу розподільювача тактів, вихід першого тригера з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу першого генератора імпульсів, а вихід з'єднаний з входами дільника частоти, генератора напруги, що змінюється ступінчасто, комутатора та з другим входом аналого-цифрового перетворювача. Вихідна цифрова шина аналого-цифрового перетворювача підключена до першої вхідної цифрової шини буфера даних, вихідна цифрова шина якого з'єднана зі вхідною цифровою шиною цифро-аналогового перетворювача, вихід якого підключений до четвертого входу відеоконтрольного блока, вихід блока запуску з'єднаний зі входом буфера даних, друга вхідна цифрова шина якого підключена до вихідної цифрової шини другого лічильника, вхід якого разом з другим входом інтерфейсного блока з'єднані з виходом другого елемента І, вихід комутатора підключений до першого входу інтерфейсного блока, вихід якого з'єднаний з колами ЕОМ. В нього введено три лічильники, три регістри, три елементи І, елемент АБО, третій тригер, компаратор, третій цифровий компаратор, формувач імпульсів та цифровий індикатор. Вихід дільника частоти з'єднаний зі входом третього тригера, перший та другий входи якого підключені, відповідно, до перших входів третього та четвертого елементів І, виходи яких з'єднані з першими входами третього та четвертого регістрів, а другі входи разом з другим входом п'ятого елемента І підключені до виходу компаратора, вхід якого з'єднаний з виходом цифро-аналогового перетворювача. Перший вхід п'ятого елемента І підключений до виходу третього цифрового компаратора, перша та друга вхідні цифрові шини якого з'єднані, відповідно, з вихідними цифровими шинами третього та четвертого регістрів, вхідні цифрові шини яких підключені до вихідної

цифрової шини третього лічильника, а другі входи яких разом з входом формувача імпульсів та входом п'ятого регістра з'єднані з виходом елемента АБО, перший вхід якого підключений до виходу четвертого лічильника. Перший вхід якого з'єднаний з виходом третього лічильника, а другий вхід разом з другими входами третього лічильника та елемента АБО підключені до виходу першого цифрового компаратора, вихід формувача імпульсів з'єднаний з другим входом п'ятого лічильника, перший вхід якого підключений до виходу п'ятого елемента І. Вихідна цифрова шина з'єднана зі вхідною цифровою шиною п'ятого регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини цифрового індикатора, перший вхід третього лічильника з'єднаний з виходом другого елемента І.