

1. Пристрій ідентифікації користувача комп'ютера за біометричними характеристиками роботи на клавіатурі, що містить клавіатуру, перетворювач, генератор, блок пам'яті еталонів, блок порівняння, блок формування пар натискання клавіш, блок обчислення тривалості натискання першої клавіші, блок обчислення натискання другої клавіші, блок обчислення часового інтервалу між натисканнями першої та другої клавіш, лічильник, одинично-позиційний лічильник, блок формування ключового коду та блок прийняття рішень, в якому вихід клавіатури підключений до входу перетворювача, перший вхід блока порівняння підключений до першого виходу блока пам'яті еталонів, вихід блока прийняття рішень підключений до виходу пристрою, а перший та другий входи блока прийняття рішень підключені, відповідно, до виходу блока порівняння та до другого виходу блока пам'яті еталонів, перший вхід якого підключений до другого входу блока порівняння та до виходу блока формування ключового коду, входи управління якого підключені до відповідних виходів одинично-позиційного лічильника, лічильний вхід якого підключений до третього виходу лічильника, а перший та другий входи лічильника підключені, відповідно, до четвертих входів блока обчислення тривалості натискання другої клавіші та блока обчислення натискання першої клавіші, вхід лічильника підключений до другого виходу перетворювача, до другого входу блока формування пар натискання клавіш та до перших входів блоків обчислення тривалості натискання першої та другої клавіш, а також до першого входу блока обчислення часового інтервалу між натисканнями першої та другої клавіш, вихід якого підключений до четвертого входу блока формування ключового коду, перший, другий та третій входи якого підключені, відповідно, до виходів блока формування пар натискання клавіш, блока обчислення тривалості натискання першої клавіші та блока обчислення тривалості натискання другої клавіші, перший вихід перетворювача підключений до першого входу блока формування пар натискання клавіш, третій вхід якого підключений до третього виходу перетворювача та до других входів блоків обчислення тривалості натискання першої та другої клавіш, вихід генератора підключений до третіх входів блоків обчислення тривалості натискання першої та другої клавіш, а також до другого входу блока обчислення часового інтервалу між натисканнями першої та другої клавіш, який **відрізняється** тим, що додатково введені таймер, блок вибору сегмента пам'яті еталонів, блок оперативної пам'яті, перемикач режимів та блок управління, причому вихід блока прийняття рішень підключений до входу блока вибору сегмента пам'яті еталонів, вихід якого підключений до першого входу блока управління, другий вхід якого з'єднаний з виходом блока оперативної пам'яті, а вихід блока управління підключений до другого входу блока пам'яті еталонів, вихід перемикача режимів з'єднаний з третіми входами, відповідно, блока управління, блока порівняння та блока оперативної пам'яті, вихід блока формування ключового коду, який підключений до другого входу блока порівняння та до першого входу блока пам'яті еталонів, з'єднаний також з першим входом блока оперативної пам'яті, а другий

вхід якого підключений до виходу таймера, вхід якого з'єднаний зі входом лічильника, першими входами блоків обчислення тривалості натискання першої та другої клавіш і першим входом блока обчислення часового інтервалу між натисканнями першої та другої клавіш, другим входом блока формування пар натискання клавіш та другим виходом перетворювача.

2. Пристрій за п. 1, який **відрізняється** тим, що блок управління реалізований на мікроконтролері, який містить відповідну програму функціонування у кожному з доступних режимів роботи пристрою.